

대한민국특허청  
KOREAN INDUSTRIAL  
PROPERTY OFFICE

09/725514 PRO  
11/30/00

별첨 사본은 아래 출원의 원본과 동일함을 증명함.

This is to certify that the following application annexed hereto  
is a true copy from the records of the Korean Industrial  
Property Office.

출원번호 : 특허출원 1999년 제 54097 호  
Application Number

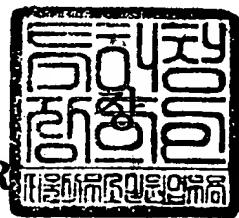
출원년월일 : 1999년 12월 01일  
Date of Application

출원인 : 엘지정보통신주식회사  
Applicant(s)

2000년 11월 21일

특허청

COMMISSIONER



【서류명】	특허출원서		
【권리구분】	특허		
【수신처】	특허청장		
【참조번호】	0007		
【제출일자】	1999. 12. 01		
【국제특허분류】	H04B		
【발명의 명칭】	최적의 셀 식별 방법		
【발명의 영문명칭】	optimal cell identification method		
【출원인】			
【명칭】	엘지정보통신주식회사		
【출원인코드】	1-1998-000286-1		
【대리인】			
【성명】	강용복		
【대리인코드】	9-1998-000048-4		
【포괄위임등록번호】	1999-057037-3		
【대리인】			
【성명】	김용인		
【대리인코드】	9-1998-000022-1		
【포괄위임등록번호】	1999-057038-1		
【발명자】			
【성명의 국문표기】	송영준		
【성명의 영문표기】	SONG, Young Joon		
【주민등록번호】	651214-1108619		
【우편번호】	431-080		
【주소】	경기도 안양시 동안구 호계동 570번지 럭키아파트 101동 903호		
【국적】	KR		
【취지】	특허법 제42조의 규정에 의하여 위와 같이 출원합니다. 대 리인 복 (인) 대리인 김용인 (인)		
【수수료】			
【기본출원료】	18	면	29,000 원
【가산출원료】	0	면	0 원

1019990054097

2000/11/2

【우선권주장료】	0 건	0 원
【심사청구료】	0 황	0 원
【합계】	29,000 원	
【첨부서류】	1. 요약서·명세서(도면)_1통	

### 【요약서】

#### 【요약】

본 발명은 차세대 이동통신에 관한 것으로, 특히 W-CDMA 방식을 이용하는 이동통신 시스템에서 하다마드 코드(Hadamard code)를 사용하여 셀(=기지국)을 식별하는 방법에 관한 것이다.

이에 대해 본 발명에서는 사이트 셀렉션 다이버시티 전송(Site Selection Diversity Transmit ; 이하, SSDT 라 약칭함)에서 각 셀을 식별하는데 있어 최적 성능의 셀 식별 코드를 생성하여 사용하며, 그에 따라 소프트 핸드오버 모드에서 최적의 다이버시티 효과를 발휘할 수 있도록 하는 최적의 셀 식별 방법을 제공한다.

#### 【대표도】

도 1

#### 【색인어】

피아드백 식별자(FBI), 하다마드 코드(Hadamard code)

### 【명세서】

#### 【발명의 명칭】

최적의 셀 식별 방법{optimal cell identification method}

#### 【도면의 간단한 설명】

도 1은 본 발명의 임시 식별자 코드를 생성하기 위한 하다마드 코드를 나타낸 도면.

#### 【발명의 상세한 설명】

#### 【발명의 목적】

#### 【발명이 속하는 기술분야 및 그 분야의 종래기술】

- <2> 본 발명은 차세대 이동통신에 관한 것으로, 특히 W-CDMA 방식을 이용하는 이동통신 시스템에서 하다마드 코드(Hadamard code)를 사용하여 셀(=기지국)을 식별하는 방법에 관한 것이다.
- <3> 일반적으로 3세대 공동 프로젝트(3GPP : Third Generation Partnership Project)의 무선 접속 네트워크(RAN : Radio Access Network) 규격에서는 SSDT에 대해 기술하고 있다.
- <4> SSDT는 소프트 핸드오버 모드(soft handover mode)에서의 선택적인 대규모 다이버시티(macro diversity) 기법으로, 이러한 SSDT 동작을 통해 사용자측(UE : User Equipment)은 'Primary'라는 활성군(active set)에 있는 셀들 중에서 한 개를 선택한다. 이 때 다른 모든 셀들은 'Non-primary'로 분류된다.
- <5> 여기서 SSDT의 첫 번째 목적은 하향링크에서의 전송을 제1 순위(이하, Primary라

칭 함) 셀에서 실행하도록 하여, 소프트 핸드오버 모드에서 다중 전송에 의해 야기되는 간섭을 줄이고자 함이다.

<6> SSDT의 두 번째 목적은 사이트의 빠른 선택을 네트워크측(UTRAN : UMTS Terrestrial Radio Access Network)의 개입없이 이행하여, 소프트 핸드오버의 이점을 유지하기 위함이다.

<7> 그런데 Primary 셀 선택을 위해서는 전송레벨이 일정 수준 이상이 되는 각 유효 셀들에게는 임시 식별자(temporary identification)가 할당되며, 사용자측(UE)은 Primary 셀에 해당되는 식별자 코드를 접속되어 있는 셀들에게 알린다.

<8> 이 때 사용자측(UE)은 유효 셀들(active cells)에 의해 전송된 공통 파일럿의 수신 레벨을 주기적으로 측정하고 비교하여 Primary 셀을 선택하며, 가장 큰 파일럿 전력을 가진 셀이 Primary 셀로 선택된다. 이후 사용자측(UE)에 의해 후순위(이하, Non-primary 라 칭함)로 선택된 셀들의 전송 전력을 단절시킨다.

<9> Primary 셀의 식별자 코드는 상향링크 전용물리제어채널(DPCCH : Dedicated Physical Control Channel)과 같은 제어채널의 여러 필드 중 피이드백 식별자(FBI : Feed-Back Indicator) 필드를 통해 활성군에 속해 있는 셀들에게 전달된다. 피이드백 식별자(FBI)는 한 개의 슬롯에 1비트 또는 2비트가 전송되는데, 피이드백 식별자(FBI)가 1비트인 경우는 한 무선프레임에 15비트가 전송되고, 피이드백 식별자(FBI)가 2비트인 경우는 한 무선프레임에 30비트가 전송된다. 이는 한 무선프레임이 15개의 타임슬롯으로 구성되기 때문이다.

<10> 이상의 SSDT은 소프트 핸드오버 모드(soft handover mode)에서 활성군의 셀들에 근

거한 네트워크측(UTRAN)에 의해 초기 동작되며, 이후 현재 소프트 핸드오버 주기 동안 활성화되어 있는 SSDT 옵션의 네트워크측(UTRAN)은 셀과 사용자측(UE)에게 이를 알린다.

<11> 이 때 임시 식별자가 활성군의 순서에 근거하여 할당되며, 활성화되어 있는 여러 유효 셀 및 사용자측(UE)에게 전달된다.

<12> 유효 리스트(Active list)를 수신한 특정 셀은 자신의 식별자 코드를 결정할 수 있는 그 리스트에서 자신의 등록 지위(entry position)를 알 수 있으며, 동시에 유효 리스트를 수신 중에 있는 사용자측(UE)은 그 리스트에서 셀이 등록하는 순서에 따른 유효 셀들의 각 식별자 코드를 정할 수 있다. 그러므로 네트워크측(UTRAN)과 사용자측(UE)은 식별자 코드와 셀들간에 동일한 조합을 갖는다. 이 때 유효 리스트는 매번 갱신되며, 갱신된 유효 리스트는 모든 유효 셀들과 사용자측(UE)에 전달된다.

<13> SSDT와 사용자측(UE) 인증(acknowledgement)의 활성화 이후 사용자측(UE)이 Primary 셀의 식별자 코드를 보내기 시작하는데, 성공적인 SSDT의 활성화와 사용자측(UE) 인증 수락에 따라 유효 셀들은 Primary 셀 식별자 정보를 검출하기 시작한다.

<14> 다음은 임시 셀 식별자의 설정에 대해 설명한다.

<15> SSDT 동안 각 셀에게 임시 식별자가 부여되며, 이 식별자는 사이트 셀렉션 신호(Site Selection signal)로써 사용된다.

<16> 상위계층에서 SSDT 모드로 사용자측(UE)과 셀간 전송할 것으로 결정되는 경우, 사용자측(UE)은 유효 셀 중 가장 적절한 하나의 셀을 Primary 셀로 정하여 피아드백 식별자(FBI) 필드를 통해 네트워크측(UTRAN)에 알려 주게 된다.

<17> 또한 SSDT 모드로 동작하는 경우 하나의 셀에서만 신호가 전송되므로, 나머지 유효

셀들에 대해서는 셀간 간섭이 줄어들어 셀 성능을 증가시킬 수 있다.

<18> 임시 셀 식별자는 특정 비트길이를 갖는 이진 비트 시퀀스로 부여되며, 이를 다음 표 1과 표 2에 나타내었다.

<19> 표 1에는 한 슬롯에 피이드백 식별자(FBI)가 1비트 전송되는 경우의 임시 식별자 코드이며, 표 2는 한 슬롯에 피이드백 식별자(FBI)가 2비트 전송되는 경우의 임시 식별자 코드이다.

<20> 다음 표 1과 표 2에서 알 수 있듯이, 임시 식별자 코드는 'Long', 'Medium', 그리고 'Short'의 3가지 형태를 가지며, 이를 각각의 형태에 대해 모두 8가지 코드가 있다. 이들 임시 식별자 코드는 반드시 한 프레임 내에서 전송되어야 하는데, 만약 임시 식별자 코드를 한 프레임의 각 피이드백 식별자(FBI) 필드에 전부 삽입하여 전송하지 못하고 두 프레임에 삽입하여 전송할 경우에는 임시 식별자 코드의 마지막 비트가 평쳐링 (Puncturing)된다.

<21> 【표 1】

식별자 라벨	식별자 코드		
	Long	Medium	Short
a	0000000000000000	0000000(0)	00000
b	1111111111111111	1111111(1)	11111
c	0000000011111111	0000111(1)	00011
d	1111111100000000	1111000(0)	11100
e	0000111111110000	0011110(0)	00110
f	1111000000001111	1100001(1)	11001
g	001111000011110	0110011(0)	01010
h	110000111100001	1001100(1)	10101

<22>

【표 2】

식별자 라벨	식별자 코드		
	Long	Medium	Short
a	0000000(0)	000(0)	000
	0000000(0)	000(0)	000
b	1111111(1)	111(1)	111
	1111111(1)	111(1)	111
c	0000000(0)	000(0)	000
	1111111(1)	111(1)	111
d	1111111(1)	111(1)	111
	0000000(0)	000(0)	000
e	0000111(1)	001(1)	001
	1111000(0)	110(0)	100
f	1111000(0)	110(0)	110
	0000111(1)	001(1)	011
g	0011110(0)	011(0)	010
	0011110(0)	011(0)	010
h	1100001(1)	100(1)	101
	1100001(1)	100(1)	101

<23> 상기한 표 1과 표 2에 나타낸 임시 식별자 코드의 특성을 보면, 한 슬롯에 피이드 백 식별자(FBI)가 1비트 전송되는 경우에 코드길이가 15비트인 8개의 long 식별자 코드는 최대 상호 상관함수 값이 '1', 해밍 거리는 최대  $d_{min}=7$ 이 되며, 코드길이가 7비트인 8개의 medium 식별자 코드는 최대 상호 상관함수 값이 '1', 해밍 거리는 최대  $d_{min}=3$ 이 된다. 그리고 코드길이가 5비트인 8개의 short 식별자 코드는 최대 상호 상관함수 값이 '1', 해밍 거리는 최대  $d_{min}=2$ 가 된다. 여기서 코드길이가 7비트인 medium 식별자 코드는 길이가 8비트인 코드에서 마지막 비트를 평쳐링한 것이다.

<24> 다음 한 슬롯에 피이드백 식별자(FBI)가 2비트 전송되는 경우에 코드길이가 14비트인 8개의 long 식별자 코드는 최대 상호 상관함수 값이 '2', 해밍 거리는 최대  $d_{min}=6$ 이 되며, 코드길이가 6비트인 8개의 medium 식별자 코드와 코드길이가 6비트인 8개의 short 식별자 코드는 최대 상호 상관함수 값이 각각 '2', 해밍 거리는 각각 최대  $d_{min}=2$

=2)가 된다. 여기서 코드길이가 14비트인 long 식별자 코드는 표 2의 마지막 열(last column)에 해당하는 2비트가 평쳐링되며, 코드길이가 6비트인 medium 식별자 코드도 또한 마지막 열에 해당하는 2비트가 평쳐링된다.

<25> 앞에서도 언급했듯이 SSDT 및 사용자측(UE) 인증(acknowledgement)의 활성화 이후 사용자측(UE)이 상기한 임시 식별자 코드 중 하나를 Primary 셀 식별자 코드로 결정하여 전달할 때는 상향링크 제어채널의 피이드백 식별자(FBI) 필드를 통해 주기적으로 전달한다.

<26> 만약 어느 셀이 자신의 식별자 코드와 일치되지 않은 Primary 식별자 코드를 수신하거나 이 셀에 수신된 상향링크 신호의 품질이 네트워크측(UTRAN)에 의해 정의되는 임계값을 만족하지 않을 경우에는, 이 셀은 Non-primary 셀이 된다.

<27> 다음 SSDT의 종료는 네트워크측(UTRAN)에 의해 결정된다. 네트워크측(UTRAN)은 소프트 핸드오버의 종료 절차와 동일한 방식으로 SSDT를 종료하고 이 사실을 모든 셀들과 사용자측(UE)에게 알린다.

<28> 이와 같은 종래의 SSDT에서 각 셀을 식별하는데 있어 사용되는 셀 식별 코드의 성능을 최대 상호 상관함수 값 또는 해밍 거리(Hamming distance)에 의해 결정된다. 이에 따라 최대 상호 상관함수 값이 작거나 해밍 거리가 최대인 최적의 셀 식별 코드가 현재 요구되고 있으며, 이를 이용하여 보다 우수한 성능을 내는 셀 식별 방안이 요구되고 있다.

#### 【발명이 이루고자 하는 기술적 과제】

<29> 본 발명의 목적은 상기한 점을 감안하여 안출한 것으로, SSDT에서 각 셀을 식별하

는데 있어 최적 성능의 셀 식별 코드를 생성하여 사용하며, 그에 따라 소프트 핸드오버 모드에서 최적의 다이버시티 효과를 발휘할 수 있도록 하는 최적의 셀 식별 방법을 제공 한다.

<30> 상기한 목적을 달성하기 위한 본 발명에 따른 최적의 셀 식별 방법의 특징은, 사용자측(UE)이 사이트 셀렉션 다이버시티 전송(SSDT) 동안 하다마드 코드를 사용하여 생성된 임시 식별자 코드를 각 유효 셀에게 부여하는 단계와, 상기 사용자측(UE)이 상기 각 유효 셀들에 의해 전송된 공통 파일럿의 수신 레벨을 주기적으로 측정하여 Primary 셀을 선택하는 단계와, 상기 사용자측(UE)이 상기 선택된 Primary 셀에 해당되는 식별자 코드를 상향링크 제어채널의 피이드백 식별자(FBI) 필드를 통해 주기적으로 전달하는 단계로 이루어진다.

<31> 바람직하게는, 상기 임시 식별자 코드는 경우에 따라 8비트 길이 또는 16비트 길이인 하다마드 코드의 첫 번째 비트를 평쳐링하여 생성되며, 상기 전달되는 식별자 코드는 상기 제어채널의 각 무선프레임을 구성하는 각 슬롯의 피이드백 식별자 필드에 1비트씩 또는 2비트씩 삽입된다.

<32> 또한, 상기 Primary 셀에 대한 식별자 코드가 상기 피이드백 식별자 필드에 1비트씩 삽입될 경우에는, 상기 부여된 임시 식별자 코드의 길이가 15비트일 때 코드길이가 16비트인 하다마드 코드의 첫 번째 비트를 평쳐링하여 상기 Primary 셀에 대한 식별자 코드를 생성하고, 상기 임시 식별자 코드의 길이가 7비트일 때 코드길이가 8비트인 하다마드 코드를 사용하여 상기 Primary 셀의 식별자 코드를 생성하고 상기 전달 시에는 수회 반복한 후 전달 가능 비트를 초과하는 만큼의 비트를 평쳐링하고, 상기 임시 식별자 코드의 길이가 5비트일 때 코드길이가 8비트인 하다마드 코드에서 첫 번째, 다섯 번째,

그리고 여덟 번째 비트를 평쳐링하여 상기 Primary 셀의 식별자 코드를 생성하게 된다.

<33> 마지막으로, 상기 Primary 셀에 대한 식별자 코드가 상기 피이드백 식별자 필드에 2비트씩 삽입될 경우에는, 상기 부여된 임시 식별자 코드의 길이가 14비트일 때 코드길이가 16비트인 하다마드 코드를 사용하여 상기 Primary 셀에 대한 식별자 코드를 생성하고 상기 전달 시에는 수회 반복한 후 전달 가능 비트를 초과하는 만큼의 비트쌍을 평쳐링하고, 상기 부여된 임시 식별자 코드의 길이가 6비트일 때 코드길이가 8비트인 하다마드 코드를 사용하여 상기 Primary 셀에 대한 식별자 코드를 생성하고 상기 전달 시에는 수회 반복한 후 전달 가능 비트를 초과하는 만큼의 비트쌍을 평쳐링하게 되며, 경우에 따라 상기 부여된 임시 식별자 코드의 길이가 6비트일 경우, 코드길이가 8비트인 하다마드 코드의 4비트쌍 중에서 첫 번째 비트쌍을 평쳐링하여 상기 Primary 셀에 대한 식별자 코드가 생성된다.

#### 【발명의 구성 및 작용】

<34> 이하 본 발명에 따른 최적의 셀 식별 방법에 대한 바람직한 일 실시 예를 첨부된 도면을 참조하여 설명한다.

<35> 임시 셀 식별자는 특정 비트길이를 갖는 이진 비트 시퀀스로 부여되며, 본 발명에서 제안한 임시 식별자 코드를 다음 표 3과 표 4에 나타내었다.

<36> 표 3에는 한 슬롯에 피이드백 식별자(FBI)가 1비트 전송되는 경우의 임시 식별자 코드이며, 표 4는 한 슬롯에 피이드백 식별자(FBI)가 2비트 전송되는 경우의 임시 식별자 코드이다.

<37> 현재 3GPP 규격에 따르면 피이드백 식별자(FBI)는 폐쇄 루프 전송 다이버시티

(Closed Loop Transmit Diversity)를 위한 정보비트 전송과 상보적으로 사용되고 있다.

<38> 다음 표 3과 표 4에서 알 수 있듯이, 본 발명의 임시 식별자 코드는 'Long', 'Medium', 그리고 'Short'의 3가지 형태를 가지며, 이들 각각의 형태에 대해 모두 8가지 코드가 있다. 이들 임시 식별자 코드는 반드시 한 프레임 내에서 전송되어야 하는데, 만약 임시 식별자 코드를 한 프레임의 각 피이드백 식별자(FBI) 필드에 전부 삽입하여 전송하지 못하고 두 프레임에 삽입하여 전송할 경우에는 임시 식별자 코드의 첫 번째 비트 또는 첫 번째 비트쌍이 평쳐링(Puncturing)된다.

<39> 【표 3】

식별자 라벨	식별자 코드		
	Long	Medium	Short
A	0000000000000000	(0)0000000	00000
B	101010101010101	(0)1010101	10110
C	011001100110011	(0)0110011	01101
D	110011001100110	(0)1100110	11011
E	000111100001111	(0)0001111	00011
F	101101001011010	(0)1011010	10101
G	011110000111100	(0)0111100	01110
H	110100101101001	(0)1101001	11000

<40>

【표 4】

식별자 라벨	식별자 코드		
	Long	Medium	Short
A	(0)0000000	(0)000	000
	(0)0000000	(0)000	000
B	(0)0000000	(0)000	000
	(1)1111111	(1)111	111
C	(0)1010101	(0)101	101
	(0)1010101	(0)101	101
D	(0)1010101	(0)101	101
	(1)0101010	(1)010	010
E	(0)0110011	(0)011	011
	(0)0110011	(0)011	011
F	(0)0110011	(0)011	011
	(1)1001100	(1)100	100
G	(0)1100110	(0)110	110
	(0)1100110	(0)110	110
H	(0)1100110	(0)110	110
	(1)0011001	(1)001	001

<41> 상기한 표 3과 표 4에 나타낸 본 발명의 임시 식별자 코드의 특성을 보면, 한 슬롯에 피이드백 식별자(FBI)가 1비트 전송되는 경우에 코드길이가 15비트인 8개의 long 식별자 코드는 최대 상호 상관함수 값이 '-1', 해밍 거리는 최대  $d_{min}=8$ 이 되며, 코드길이가 7비트인 8개의 medium 식별자 코드는 최대 상호 상관함수 값이 '-1', 해밍 거리는 최대  $d_{min}=4$ 가 된다. 그리고 코드길이가 5비트인 8개의 short 식별자 코드는 최대 상호 상관함수 값이 '1', 해밍 거리는 최대  $d_{min}=2$ 가 된다. 여기서 코드길이가 7비트인 medium 식별자 코드는 길이가 8비트인 코드에서 첫 번째 비트를 평쳐링한 것이다.

<42> 다음 한 슬롯에 피이드백 식별자(FBI)가 2비트 전송되는 경우에 코드길이가 14비트인 8개의 long 식별자 코드는 최대 상호 상관함수 값이 '0', 해밍 거리는 최대  $d_{min}=7$ 이 되며, 코드길이가 6비트인 8개의 medium 식별자 코드와 코드길이가 6비트인 8개의 short 식별자 코드는 최대 상호 상관함수 값이 각각 '0', 해밍 거리는 각각 최대  $d_{min}=3$

=3)이 된다. 여기서 코드길이가 14비트인 long 식별자 코드는 표 4의 첫 번째 열(first column)에 해당하는 2비트가 평쳐링되며, 코드길이가 6비트인 medium 식별자 코드도 또한 첫 번째 열에 해당하는 2비트가 평쳐링된다.

<43> 사용자측(UE)은 상기한 임시 식별자 코드 중 하나를 Primary 셀 식별자 코드로 결정하여 전달하며, 이 때는 상향링크 제어채널의 피이드백 식별자(FBI) 필드를 통해 주기적으로 전달한다.

<44> 그런데 본 발명에서는 상기한 표 3과 표 4의 각 임시 식별자 코드는 다음 하다마드 코드를 사용하여 생성된다.

<45> 길이가 8비트인 하다마드 코드와 길이가 16비트인 하다마드 코드를 다음 도 1에 나타내었다.

<46> 도 1의 하다마드 코드를 사용한 임시 식별자 코드의 생성 방법은 다음과 같다. 이 때 본 발명에서는 하다마드 코드의 첫 번째 비트가 '0'이라는 점을 이용한다. 이를 이용하면 식별자 코드를 수신한 수신측에서 이를 디코딩(decoding) 할 때 송신측에서 평쳐링된 비트를 미리 알 수 있으므로 디코딩 이득이 생긴다.

<47> 상기한 표 3과 같이 한 슬롯에 피이드백 식별자(FBI)가 1비트 전송되는 경우의 임시 식별자 코드들은 다음과 같이 생성된다. 그런데 다음의 각 경우에는 하다마드 코드의 첫 번째 비트가 모두 '0'인 점을 이용하여 하다마드 코드의 첫 번째 비트를 평쳐링하며, 이는 설정되는 임시 식별자 코드에 대한 해밍 거리의 감소가 없기 때문이다.

<48> 먼저 코드길이가 15비트인 8개의 long 식별자 코드는 코드길이가 16비트인 하다마드 코드의 첫 번째 비트를 평쳐링하여 생성된다.

<49> 코드길이가 7비트인 8개의 medium 식별자 코드는 코드길이가 8비트인 하다마드 코드를 그대로 사용한다. 그런데 하나의 무선프레임에 삽입되어 전송되는 식별자 코드의 비트길이는 15비트이므로, 8비트 하다마드 코드를 사용하는 medium 식별자 코드는 두 번 반복하여 보낼 수 있다. 그러나 8비트의 두 번 반복에 의해 각 무선프레임당 전송 가능한 비트를 1비트 초과하게 되므로, 표 3에 나타낸 것처럼 반복되는 8비트 하다마드 코드 중 첫 번째 비트를 평쳐링한 후 전송한다.

<50> 코드길이가 5비트인 8개의 short 식별자 코드는 코드길이가 8비트인 하다마드 코드에서 첫 번째, 다섯 번째, 그리고 여덟 번째 비트를 평쳐링하여 생성된다.

<51> 상기한 표 4와 같이 한 슬롯에 피이드백 식별자(FBI)가 2비트 전송되는 경우의 임시 식별자 코드들은 다음과 같이 생성된다. 다음의 각 경우에도 하다마드 코드의 첫 번째 비트가 모두 '0'인 점을 이용하여 하다마드 코드의 첫 번째 비트를 평쳐링한다.

<52> 먼저 코드길이가 14비트인 8개의 long 식별자 코드는 코드길이가 16비트인 하다마드 코드를 그대로 사용한다. 그런데 이 경우에 하나의 무선프레임에 삽입되어 전송되는 식별자 코드의 비트길이는 30비트이므로, 16비트 하다마드 코드를 사용하는 long 식별자 코드는 두 번 반복하여 보낼 수 있다. 그러나 16비트의 두 번 반복에 의해 각 무선프레임당 전송 가능한 비트를 2비트 초과하게 되므로, 표 4에 나타낸 것처럼 반복되는 16비트 하다마드 코드 중 첫 번째 비트쌍을 평쳐링한 후 전송한다.

<53> 코드길이가 6비트인 8개의 medium 식별자 코드는 코드길이가 8비트인 하다마드 코드를 그대로 사용한다. 그런데 이 경우에 하나의 무선프레임에 삽입되어 전송되는 식별자 코드의 비트길이는 30비트이므로, 8비트 하다마드 코드를 사용하는 medium 식별자 코드

드는 네 번 반복하여 보낼 수 있다. 그러나 8비트의 네 번 반복에 의해 각 무선프레임 당 전송 가능한 비트를 2비트 초과하게 되므로, 표 4에 나타낸 것처럼 반복되는 8비트 하다마드 코드 중 하나에서 첫 번째 비트쌍을 평쳐링한 후 전송한다.

<54> 코드길이가 6비트인 8개의 short 식별자 코드는 코드길이가 8비트인 하다마드 코드의 4비트쌍 중에서 첫 번째 비트쌍을 평쳐링하여 생성된다.

<55> 앞에서도 언급했듯이 SSDT 및 사용자측(UE) 인증(acknowledgement)의 활성화 이후 사용자측(UE)이 상기한 임시 식별자 코드 중 하나를 Primary 셀 식별자 코드로 결정하여 전달할 때는 상향링크 제어채널의 피이드백 식별자(FBI) 필드를 통해 주기적으로 전달한다.

<56> 또한 본 발명에서는 다음 표 5와 같은 또 다른 임시 식별자 코드를 제안한다.

<57> 표 5의 임시 식별자 코드는 한 슬롯에 피이드백 식별자(FBI)가 1비트 전송되는 경우를 나타낸 것이다.

<58> 【표 5】

식별자 라벨	식별자 코드		
	Long	Medium	Short
A	0000000000000000	(0)0000000	00000
B	101010101010101	(0)1010101	11111
C	011001100110011	(0)0110011	00011
D	110011001100110	(0)1100110	11100
E	000111100001111	(0)0001111	00110
F	101101001011010	(0)1011010	11001
G	011110000111100	(0)0111100	01010
H	110100101101001	(0)1101001	10101

<59> 상기한 표 5의 임시 식별자 코드는 앞에서 언급한 표 3의 임시 식별자 코드와 비교해 볼 때 'Long', 'Medium', 그리고 'Short'의 3가지 형태 중 'Short 코드'가 다르다. 즉 현

제 3GPP 규격에서 한 슬롯에 피이드백 식별자(FBI)가 1비트인 경우 short 식별자 코드는 상호 상관함수 값이 '2'로써 이미 최적화되어 있으므로, short 식별자 코드에 대해서만 기존의 코드를 그대로 사용하는 것이다.

<60> 본 발명에서 제안한 임시 식별자 코드는 SSDT 외에도 사용자측(UE)이 자신이 가지고 있는 셀 정보를 네트워크측(UTRAN)에 전달하고 할 때 사용할 수 있으며, 이 경우 상호 상관 특성 및 해밍 거리에 대해 최적화시킬 수 있다.

#### 【발명의 효과】

<61> 이상의 설명한 바와 같이 본 발명에 따른 최적의 셀 식별 방법에 따르면, SSDT에서 각 셀을 식별하는데 있어 하다마드 코드에 기반한 셀 식별 코드를 생성하여 사용함으로써, 주기가 빠른 식별자 코드의 사용을 최대화 시켜 페이딩 채널에서의 시스템 성능을 극대화시킬 수 있다는 효과가 있다. 또한 본 발명에 따른 셀 식별 코드를 수신하여 디코딩 함에 있어 송신측에서 평쳐링된 비트를 미리 수신측에서 알 수 있으므로 디코딩할 때 이득이 극대화된다는 것이다.

<62> 그 밖에도 최대 상호 상관함수의 절대값이 작고 해밍 거리는 최대가 되는 하다마드 코드에 기반한 최적의 셀 식별 코드를 사용함으로써, 소프트 핸드오버 모드에서 최적의 다이버시티 성능을 발휘할 수 있다.

**【특허청구범위】****【청구항 1】**

사용자측(UE)이 사이트 셀렉션 다이버시티 전송(SSDT) 동안 하다마드 코드를 사용하여 생성된 임시 식별자 코드를 각 유효 셀에게 부여하는 단계와,  
상기 사용자측(UE)이 상기 각 유효 셀들에 의해 전송된 공통 파일럿의 수신 레벨을 주기적으로 측정하여 Primary 셀을 선택하는 단계와,  
상기 사용자측(UE)이 상기 선택된 Primary 셀에 해당되는 식별자 코드를 상향링크 제어채널의 피아드백 식별자(FBI) 필드를 통해 주기적으로 전달하는 단계로 이루어지는 것을 특징으로 하는 최적의 셀 식별 방법.

**【청구항 2】**

제 1 항에 있어서, 상기 임시 식별자 코드는 경우에 따라 8비트 길이 또는 16비트 길이인 하다마드 코드의 첫 번째 비트를 평쳐링하여 생성되는 것을 특징으로 하는 최적의 셀 식별 방법.

**【청구항 3】**

제 1 항에 있어서, 상기 전달되는 식별자 코드는 상기 제어채널의 각 무선프레임을 구성하는 각 슬롯의 피아드백 식별자 필드에 1비트씩 또는 2비트씩 삽입되는 것을 특징으로 하는 최적의 셀 식별 방법.

## 【도면】

## 【도 1】

8비트 길이 하나마드 코드	16비트 길이 하나마드 코드
$H_{3,0} = 0000 0000$	$H_{4,0} = 0000 0000 0000 0000$
	$H_{4,1} = 0101 0101 0101 0101$
$H_{3,1} = 0101 0101$	$H_{4,2} = 0011 0011 0011 0011$
	$H_{4,3} = 0110 0110 0110 0110$
$H_{3,2} = 0011 0011$	$H_{4,4} = 0000 1111 0000 1111$
	$H_{4,5} = 0101 1010 0101 1010$
$H_{3,3} = 0110 0110$	$H_{4,6} = 0011 1100 0011 1100$
	$H_{4,7} = 0110 1001 0110 1001$
$H_{3,4} = 0000 1111$	$H_{4,8} = 0000 0000 1111 1111$
	$H_{4,9} = 0101 0101 1010 1010$
$H_{3,5} = 0101 0101$	$H_{4,10} = 0011 0011 1100 1100$
	$H_{4,11} = 0110 0110 1001 1001$
$H_{3,6} = 0011 1100$	$H_{4,12} = 0000 1111 1111 0000$
	$H_{4,13} = 0101 1010 1010 0101$
$H_{3,7} = 0110 1001$	$H_{4,14} = 0011 1100 1100 0011$
	$H_{4,15} = 0110 1001 1001 0110$



1019990054097

출력 일자: 2000/11/23

【수수료】

【보정료】 0 원

【추가심사청구료】 0 원

【기타 수수료】 0 원

【합계】 0 원

【첨부서류】 1. 보정내용을 증명하는 서류\_1통

【보정대상항목】 식별번호 1

【보정방법】 정정

【보정내용】

도 1은 본 발명의 임시 식별자 코드를 생성하기 위한 하다마드 코드를 나타낸  
도면.

도 2a 내지 도 2d는 본 발명에서 각 슬롯당 피이드백 식별자(FBI) 필드에 1비트씩 삽입  
되는 경우, AWGN 채널에 대한 성능 평가 결과를 나타낸 도면.

도 3a 내지 도 3d는 본 발명에서 각 슬롯당 피이드백 식별자(FBI) 필드에 2비트씩 삽입  
되는 경우, AWGN 채널에 대한 성능 평가 결과를 나타낸 도면.

도 4a 내지 도 4d는 본 발명에서 각 슬롯당 피이드백 식별자(FBI) 필드에 1비트씩 삽입  
되는 경우, 페이딩 채널에 대한 성능 평가 결과를 나타낸 도면.

도 5a 내지 도 5d는 본 발명에서 각 슬롯당 피이드백 식별자(FBI) 필드에 2비트씩 삽입  
되는 경우, 페이딩 채널에 대한 성능 평가 결과를 나타낸 도면.

【보정대상항목】 식별번호 50

【보정방법】 정정

【보정내용】

코드길이가 5비트인 8개의 short 식별자 코드는 코드길이가 8비트인 하다마드 코드  
에서 첫 번째, 다섯 번째, 그리고 여덟 번째 비트를 평쳐링하여 생성된다. 그러나 본 발  
명에서는 별도로 코드길이 8비트인 하다마드 코드를 3비트 평쳐링하여 생성된 또 다른 여  
러 short 식별자 코드가 사용되는데 이에 대해서는 다음에 설명한다.

## 【보정대상항목】 식별번호 60

## 【보정방법】 정정

## 【보정내용】

그 밖에도 본 발명에서는 앞에서도 잠깐 언급했듯이, 코드길이가 8비트인 하다마드 코드에서 첫 번째, 다섯 번째, 그리고 여덟 번째 비트를 평쳐링하여 생성된 코드길이가 5비트인 8개의 short 식별자 코드 이외에도 코드길이 8비트인 하다마드 코드를 3비트 평쳐링하여 생성된 또다른 여러 short 식별자 코드가 확대 적용된다.

이를 다음 표 6, 표 7 및 표 8에 나타내었다.

【표 6】

코드길이 8인 하다마드 코드		코드길이 5인 short 식별자 코드							
비트의 열 위치		1 2 3 4 5 6 7 8	4 5 6 7 8	3 5 6 7 8	3 4 6 7 8	3 4 5 7 8	3 4 5 6 8	3 4 5 6 7	2 5 6 7 8
0 0 0 0 0 0 0 0	0 0 0 0 0	0 0 0 0 0	0 0 0 0 0	0 0 0 0 0	0 0 0 0 0	0 0 0 0 0	0 0 0 0 0	0 0 0 0 0	0 0 0 0 0
0 1 0 1 0 1 0 1	1 0 1 0 1	0 0 1 0 1	0 1 0 1 1	0 1 1 0 1	0 1 0 0 1	0 1 0 1 1	0 1 0 1 0	1 0 1 0 1	1 0 1 0 1
0 0 1 1 0 0 1 1	1 0 0 1 1	1 0 0 1 1	1 1 0 1 1	1 1 0 1 1	1 1 0 1 1	1 1 0 0 1	1 1 0 0 1	0 0 0 1 1	0 0 0 1 1
0 1 1 0 0 1 1 0	0 0 1 1 0	0 1 1 1 0	1 0 1 1 0	1 0 1 1 0	1 0 0 1 0	1 0 0 1 0	1 0 0 1 1	1 0 1 1 0	1 0 1 1 0
0 0 0 0 1 1 1 1	0 1 1 1 1	0 1 1 1 1	0 0 1 1 1	0 0 1 1 1	0 0 1 1 1	0 0 1 1 1	0 0 1 1 1	0 1 1 1 1	0 1 1 1 1
0 1 0 1 1 0 1 0	1 1 0 1 0	0 1 0 1 0	0 1 0 1 0	0 1 0 1 0	0 1 1 1 0	0 1 1 0 0	0 1 1 0 1	1 1 0 1 0	1 1 0 1 0
0 0 0 1 1 1 1 0	1 1 1 0 0	1 1 1 0 0	1 1 1 0 0	1 1 1 0 0	1 1 1 0 0	1 1 1 1 0	1 1 1 1 0	0 1 1 0 0	0 1 1 0 0
0 1 1 0 1 0 0 1	0 1 0 0 1	1 1 0 0 1	1 0 0 0 1	1 0 1 0 1	1 0 1 0 1	1 0 1 0 1	1 0 1 0 0	1 1 0 0 1	1 1 0 0 1

【표 7】

코드길이 8인 하다마드 코드		코드길이 5인 short 식별자 코드							
비트의 열 위치		1 2 3 4 5 6 7 8	2 4 6 7 8	2 4 5 7 8	2 4 5 6 8	2 4 5 6 7	2 3 6 7 8	2 3 5 7 8	2 3 5 6 8
0 0 0 0 0 0 0 0	0 0 0 0 0	0 0 0 0 0	0 0 0 0 0	0 0 0 0 0	0 0 0 0 0	0 0 0 0 0	0 0 0 0 0	0 0 0 0 0	0 0 0 0 0
0 1 0 1 0 1 0 1	1 1 1 0 1	1 1 0 0 1	1 1 0 1 1	1 1 0 1 1	1 1 0 1 0	1 0 1 0 1	1 0 0 0 0 1	1 0 0 1 1	1 0 0 1 1
0 0 1 1 0 0 1 1	0 1 0 1 1	0 1 0 1 1	0 1 0 0 1	0 1 0 0 1	0 1 0 0 1	0 1 0 1 1	0 1 0 1 1	0 1 0 0 1	0 1 0 0 1
0 1 1 0 0 1 1 0	1 0 1 1 0	1 0 0 1 0	1 0 0 1 0	1 0 0 1 0	1 0 0 1 1	1 1 1 1 0	1 1 0 1 0	1 1 0 1 0	1 1 0 1 0
0 0 0 0 1 1 1 1	0 0 1 1 1	0 0 1 1 1	0 0 1 1 1	0 0 1 1 1	0 0 1 1 1	0 0 1 1 1	0 0 1 1 1	0 0 1 1 1	0 0 1 1 1
0 1 0 1 1 0 1 0	1 1 0 1 0	1 1 1 1 0	1 1 1 0 0	1 1 1 0 0	1 1 1 0 1	1 0 0 1 0	1 0 1 1 0	1 0 1 0 0	1 0 1 0 0
0 0 1 1 1 1 0 0	0 1 1 0 0	0 1 1 0 0	0 1 1 1 0	0 1 1 1 0	0 1 1 1 0	0 1 1 0 0	0 1 1 0 0	0 1 1 0 0	0 1 1 1 0
0 1 1 0 1 0 0 1	1 0 0 0 1	1 0 1 0 1	1 0 1 0 1	1 0 1 0 0	1 1 0 0 1	1 1 0 0 1	1 1 1 0 1	1 1 1 0 1	1 1 1 0 1

【표 8】

코드길이 8인 하다마드 코드	코드길이 5인 short 식별자 코드							
비트의 열 위치	2 3 5 6 7	2 3 4 7 8	2 3 4 6 8	2 3 4 6 7	2 3 4 5 8	2 3 4 5 7	2 3 4 5 6	
1 2 3 4 5 6 7 8	2 3 5 6 7	2 3 4 7 8	2 3 4 6 8	2 3 4 6 7	2 3 4 5 8	2 3 4 5 7	2 3 4 5 6	
0 0 0 0 0 0 0 0	0 0 0 0 0	0 0 0 0 0	0 0 0 0 0	0 0 0 0 0	0 0 0 0 0	0 0 0 0 0	0 0 0 0 0	
0 1 0 1 0 1 0 1	1 0 0 1 0	1 0 1 0 1	1 0 1 1 1	1 0 1 1 0	1 0 1 0 1	1 0 1 0 0	1 0 1 0 1	
0 0 1 1 0 0 1 1	0 1 0 0 1	0 1 1 1 1	0 1 1 0 1	0 1 1 0 1	0 1 1 0 1	0 1 1 0 1	0 1 1 0 0	
0 1 1 0 0 1 1 0	1 1 0 1 1	1 1 0 1 0	1 1 0 1 0	1 1 0 1 1	1 1 0 0 0	1 1 0 0 1	1 1 0 0 1	
0 0 0 0 1 1 1 1	0 0 1 1 1	0 0 0 1 1	0 0 0 1 1	0 0 0 1 1	0 0 0 1 1	0 0 0 1 1	0 0 0 1 1	
0 1 0 1 1 0 1 0	1 0 1 0 1	1 0 1 1 0	1 0 1 0 0	1 0 1 0 1	1 0 1 1 0	1 0 1 1 1	1 0 1 1 0	
0 0 1 1 1 1 0 0	0 1 1 1 0	0 1 1 0 0	0 1 1 1 0	0 1 1 1 0	0 1 1 1 0	0 1 1 1 0	0 1 1 1 1	
0 1 1 0 1 0 0 1	1 1 1 0 0	1 1 0 0 1	1 1 0 0 1	1 1 0 0 0	1 1 0 1 1	1 1 0 1 0	1 1 0 1 0	

상기한 표 6, 표 7 및 표 8에 나타낸 short 식별자 코드들은 공통적으로 코드길이 8비트인 하다마드 코드의 첫 번째 비트를 평쳐링하여 생성되며, 이후 2비트는 21가지의 패턴으로 평쳐링되어 최종 코드길이 5비트의 short 식별자 코드가 된다.

다시 말하자면, 표 6에 나타낸 코드길이 5비트의 short 식별자 코드는 코드길이 8비트의 8개의 하다마드 코드에서 각각 순서대로 (1,2,3), (1,2,4), (1,2,5), (1,2,6), (1,2,7), (1,2,8), (1,3,4) 위치 패턴의 각 3비트들을 평쳐링하여 생성된다.

다음 표 7에 나타낸 코드길이 5비트의 short 식별자 코드는 코드길이 8비트의 8개의 하다마드 코드에서 각각 순서대로 (1,3,5), (1,3,6), (1,3,7), (1,3,8), (1,4,5), (1,4,6), (1,4,7) 위치 패턴의 각 3비트들을 평쳐링하여 생성된다.

마지막 표 8에 나타낸 코드길이 5비트의 short 식별자 코드는 코드길이 8비트의 8개의 하다마드 코드에서 각각 순서대로 (1,4,8), (1,5,6), (1,5,7), (1,5,8), (1,6,7), (1,6,8), (1,7,8) 위치 패턴의 각 3비트들을 평쳐링하여 생성된다.

또한 본 발명에서는 별도의 예로 상기한 표 6의 일부 short 식별자 코드들과 같이 공통적으로 코드길이 8비트인 하다마드 코드의 첫 번째 비트와 두 번째 비트를 평쳐링하여 생성되며, 이후 나머지 1비트는 6가지의 패턴으로 평쳐링되어 각각 순서대로 (1,2,3), (1,2,4), (1,2,5), (1,2,6), (1,2,7), (1,2,8) 위치 패턴의 3비트들을 평쳐링하여 생성

된 최종 코드길이 5비트의 short 식별자 코드가 사용된다.

이와 같이 코드길이 8비트인 하다마드 코드의 첫 번째 비트와 두 번째 비트를 평쳐링하여 코드길이 5인 식별자 코드들 또는 코드길이 6인 식별자 코드들을 생성하면, 각 슬롯당 피이드백 식별자(FBI) 필드에 1비트씩 삽입되는 경우나 각 슬롯당 피이드백 식별자(FBI) 필드에 2비트씩 삽입되는 경우에서 공통되는 평쳐링 패턴에 의해 식별자 코드가 생성될 수 있으므로, 수신측 디코딩에 사용될 하드웨어를 보다 간단하게 구현할 수 있게 된다.

이렇게 생성된 코드길이 5비트인 short 식별자 코드 21가지는 모두 동일한 최소 해밍 거리를 가지므로, AWGN 채널에 대한 성능 평가 결과에서 서로 동일한 성능을 가짐을 알 수 있다. 이는 도 2a 내지 도 2d를 통해 알 수 있다.

그러나 페이딩 채널에 대한 성능 평가 결과에서는 이들 21가지의 각 short 식별자 코드가 도플러 주파수에 따라 서로 다른 성능을 가진다. 이는 도 4a 내지 도 4d를 통해 알 수 있으며, 이에 따라 본 발명에서는 상기한 21가지 short 식별자 코드 중 코드길이 8비트의 하다마드 코드의 첫 번째, 두 번째 및 여섯 번째 비트를 평쳐링하여 생성된 (1,2,6) 위치 패턴의 short 식별자 코드를 사용한다. 다음 표 9는 이를 적용하여 추가로 제안하는 본 발명의 임시 식별자 코드들을 나타내었다.

【표 9】

식별자 라벨	식별자 코드		
	Long	Medium	Short
A	0000000000000000	(0)0000000	00000
B	101010101010101	(0)1010101	01001
C	011001100110011	(0)0110011	11011
D	110011001100110	(0)1100110	10010
E	000111100001111	(0)0001111	00111
F	101101001011010	(0)1011010	01110
G	011110000111100	(0)0111100	11100
H	110100101101001	(0)1101001	10101

평쳐링에 대한 상기한 (1,2,6) 위치 패턴은 상기한 표 4와 같이 각 슬롯당 피이드백 식별자(FBI) 필드에 2비트씩 삽입되는 경우에 그대로 적용시킬 수 있으므로, 각 슬롯당 피이드백 식별자(FBI) 필드에 1비트씩 삽입되는 경우와 각 슬롯당 피이드백 식별자(FBI) 필드에 2비트씩 삽입되는 경우에 있어서 평쳐링의 패턴의 공통성을 가지므로 이득이 생긴다.

다음은 지금까지 설명된 본 발명에 대한 성능 평가 결과에 대해 설명한다. 도 2a 내지 도 2d는 본 발명에서 각 슬롯당 피이드백 식별자(FBI) 필드에 1비트씩 삽입되는 경우, AWGN 채널에 대한 성능 평가 결과를 나타낸 도면이며, 도 3a 내지 도 3d는 본 발명에서 각 슬롯당 피이드백 식별자(FBI) 필드에 2비트씩 삽입되는 경우, AWGN 채널에 대한 성능 평가 결과를 나타낸 도면이다. 또한 다음 표 10은 식별자 코드 형태별로 기준의 성능 이득을 기준으로 한 본 발명의 성능 이득을 나타낸 것이다.

【표 10】

AWGN 채널	각 슬롯당 FBI가 1비트인 경우				각 슬롯당 FBI가 2비트인 경우				
	long(15)	medium(8)	medium(7)	short(5)	long(16)	long(14)	medium(8)	medium(6)	short(6)
기준	0	0	0	0	0	0	0	0	0
본 발명	0.3	-0.1	0.7	0.25	0	-0.2	-0.1	0.8	0.8

도 4a 내지 도 4d는 본 발명에서 각 슬롯당 피이드백 식별자(FBI) 필드에 1비트씩 삽입되는 경우, 페이딩 채널에 대한 성능 평가 결과를 나타낸 도면이고, 도 5a 내지 도 5d는 본 발명에서 각 슬롯당 피이드백 식별자(FBI) 필드에 2비트씩 삽입되는 경우, 페이딩 채널에 대한 성능 평가 결과를 나타낸 도면이다.

또한 다음 표 11은 식별자 코드 형태별로 기준의 성능 이득을 기준으로 한 본 발명의 성능 이득을 나타낸 것이다.

【표 11】

페이딩 채널	각 슬롯당 FBI가 1비트인 경우				각 슬롯당 FBI가 2비트인 경우				
	long(15)	medium(8)	medium(7)	short(5)	long(16)	long(14)	medium(8)	medium(6)	short(6)
기준	0	0	0	0	0	0	0	0	0
본 발명	1.5	0	1.0	1.5	1.0	1.3	-0.2	2	2

본 발명에서 제안한 임시 식별자 코드는 SSDT 외에도 사용자측(UE)이 자신이 가지고 있는 셀 정보를 네트워크측(UTRAN)에 전달하고 할 때 사용할 수 있으며, 이 경우 상호 상관 특성 및 해밍 거리에 대해 최적화시킬 수 있다.

【보정대상항목】 청구항 4

【보정방법】 추가

【보정내용】

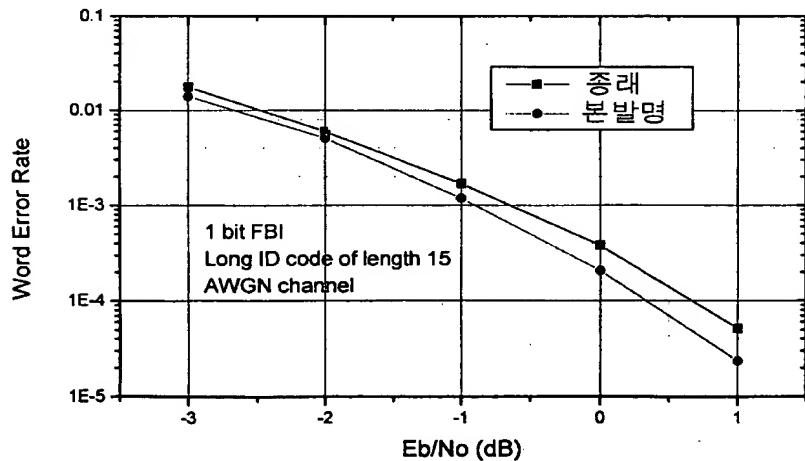
제 1 항에 있어서, 코드길이가 5인 short 식별자 코드는 8비트 길이인 하다마드 코드의 첫 번째, 두 번째 및 여섯 번째 비트를 평쳐링하여 생성되는 것을 특징으로 하는 최적의 셀 식별 방법.

【보정대상항목】 도 2a

【보정방법】 추가

【보정내용】

【도 2a】

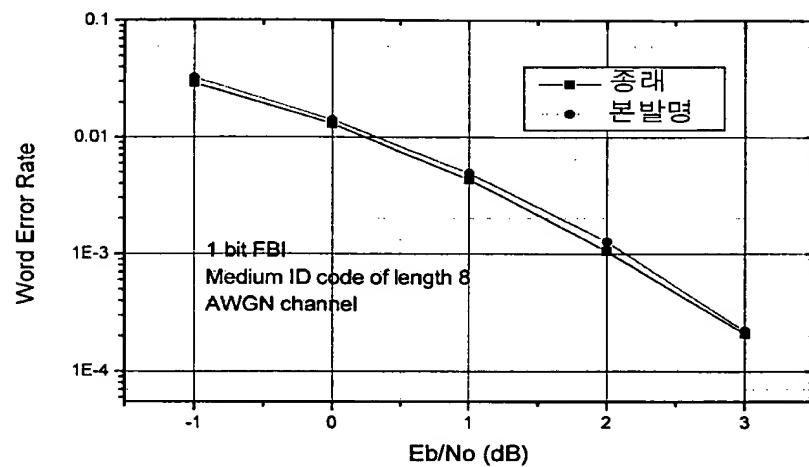


【보정대상항목】 도 2b

【보정방법】 추가

【보정내용】

【도 2b】

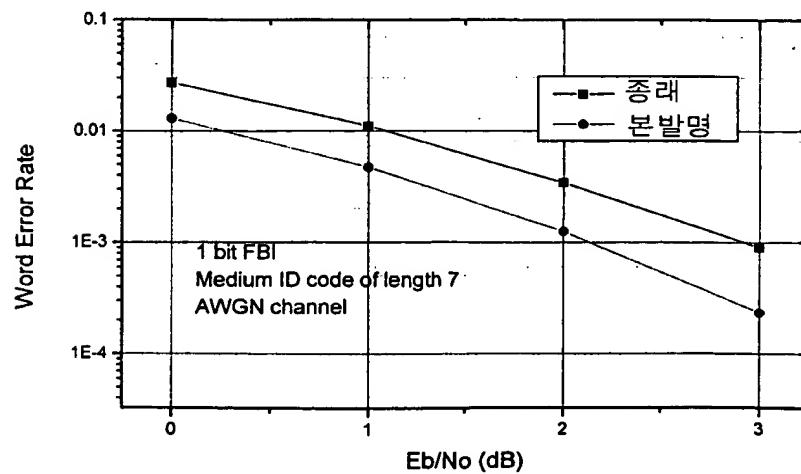


【보정대상항목】 도 2c

【보정방법】 추가

【보정내용】

【도 2c】

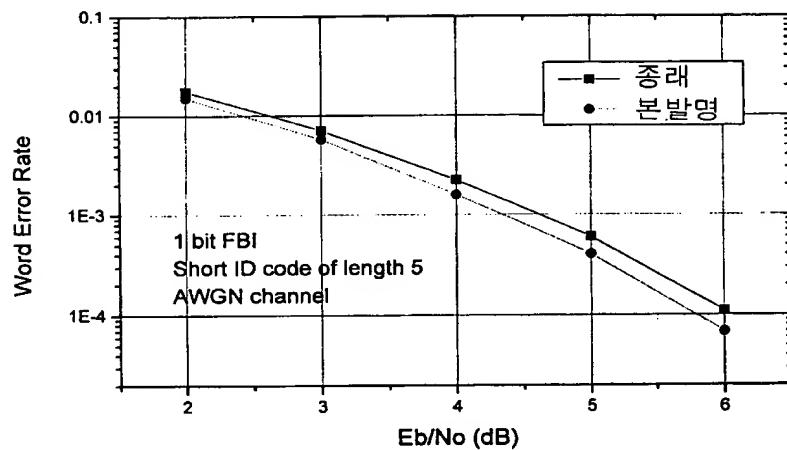


【보정대상항목】 도 2d

【보정방법】 추가

【보정내용】

【도 2d】

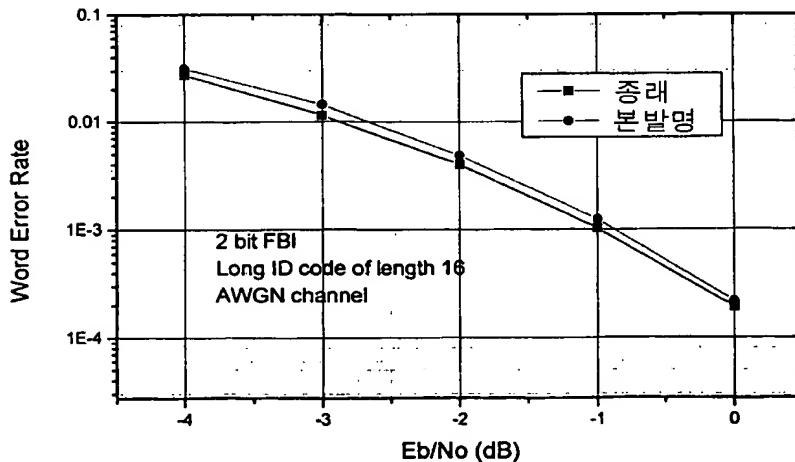


【보정대상항목】 도 3a

【보정방법】 추가

【보정내용】

【도 3a】

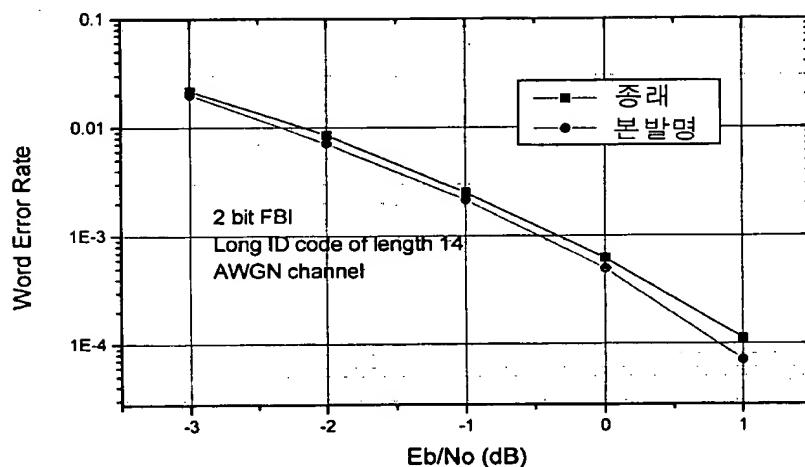


【보정대상항목】 도 3b

【보정방법】 추가

【보정내용】

【도 3b】

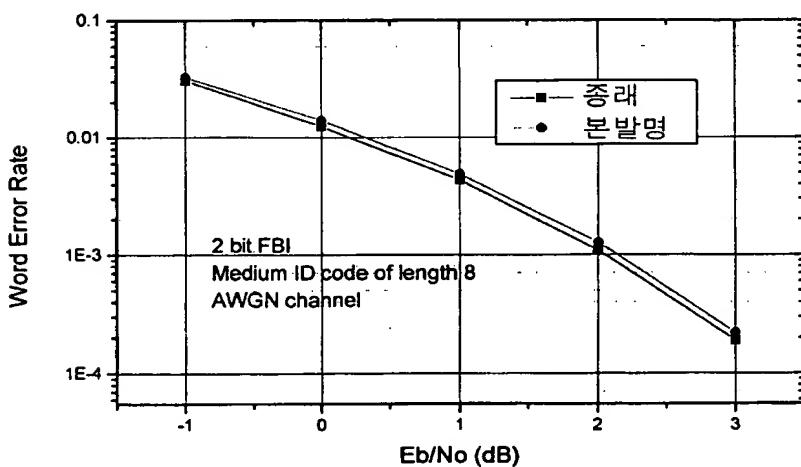


【보정대상항목】 도 3c

【보정방법】 추가

【보정내용】

【도 3c】

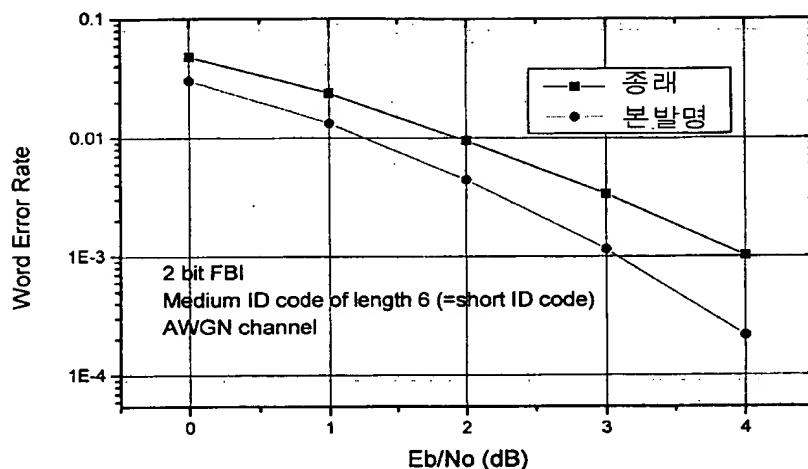


【보정대상항목】 도 3d

【보정방법】 추가

【보정내용】

【도 3d】

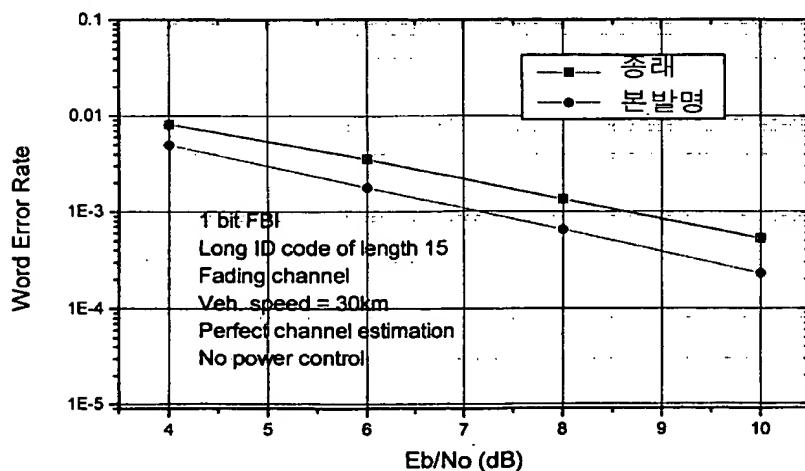


【보정대상항목】 도 4a

【보정방법】 추가

【보정내용】

【도 4a】

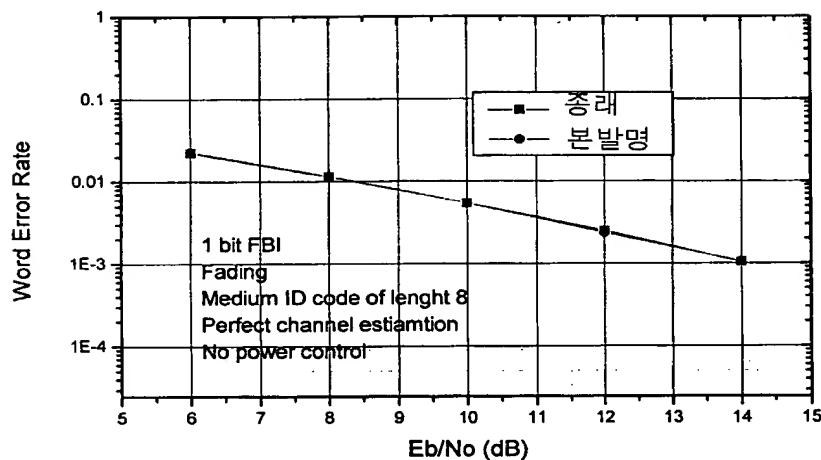


【보정대상항목】 도 4b

【보정방법】 추가

【보정내용】

【도 4b】

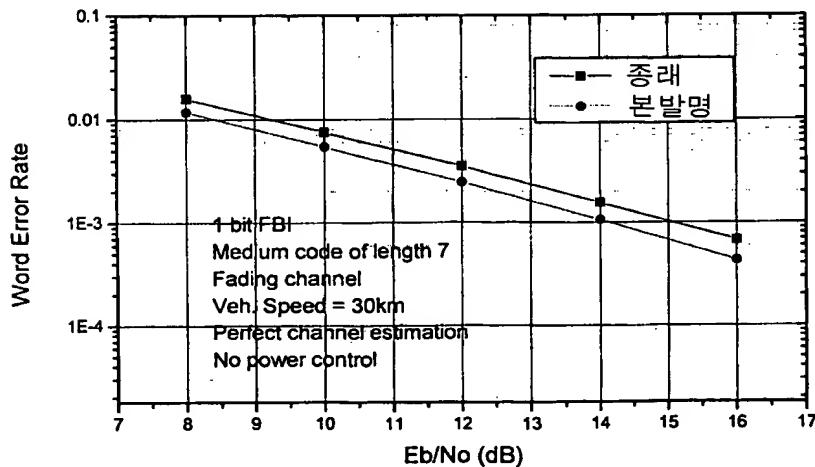


【보정대상항목】 도 4c

【보정방법】 추가

【보정내용】

【도 4c】

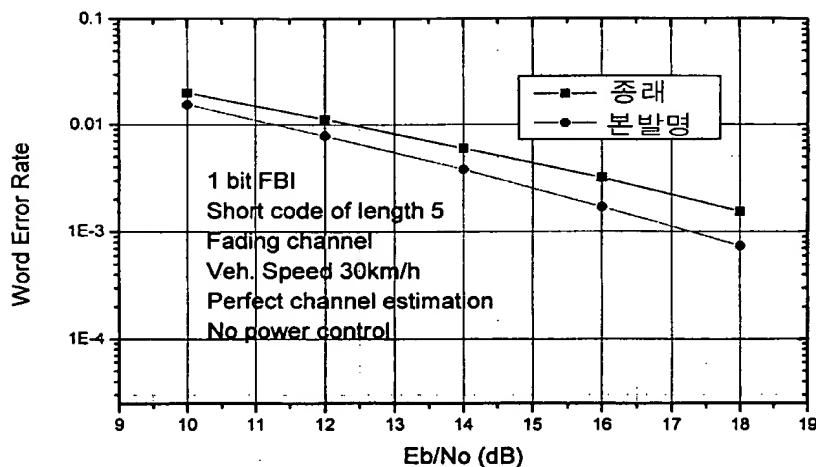


【보정대상항목】 도 4d

【보정방법】 추가

【보정내용】

【도 4d】

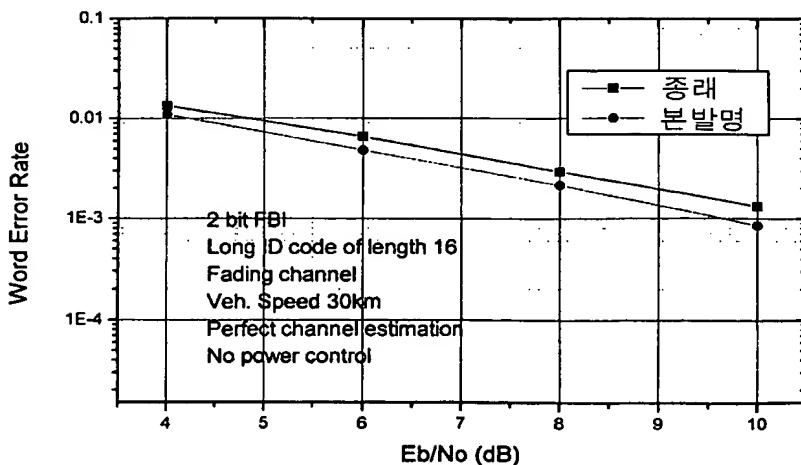


【보정대상항목】 도 5a

【보정방법】 추가

【보정내용】

【도 5a】

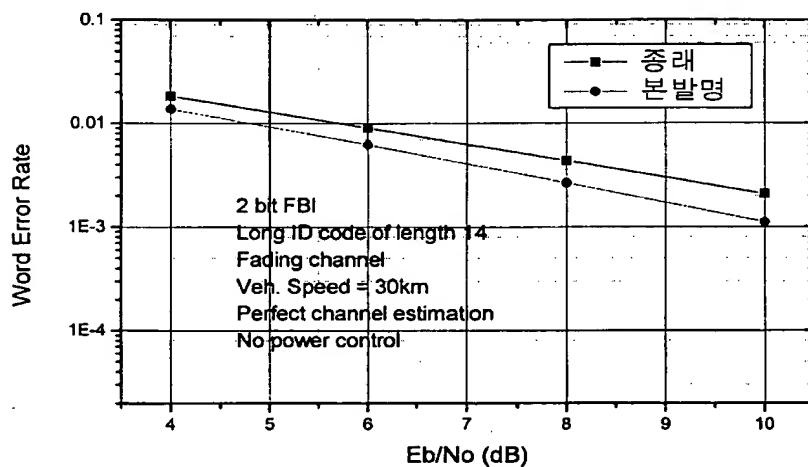


【보정대상항목】 도 5b

【보정방법】 추가

【보정내용】

【도 5b】

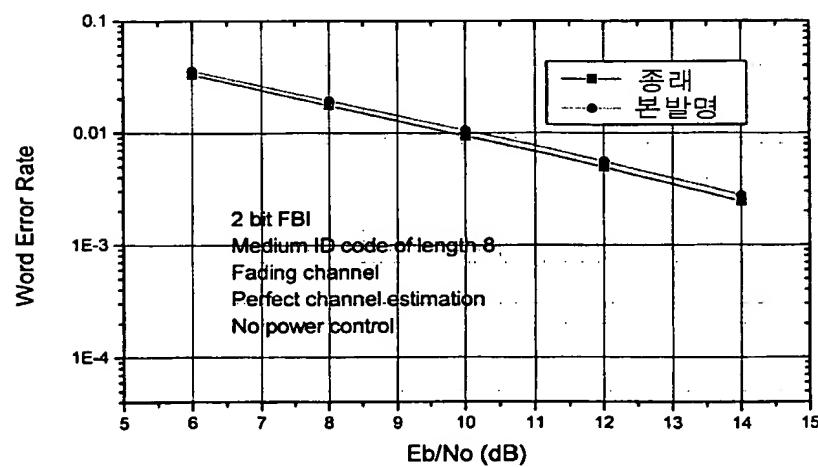


【보정대상항목】 도 5c

【보정방법】 추가

【보정내용】

【도 5c】



【보정대상항목】 도 5d

【보정방법】 추가

【보정내용】

【도 5d】

